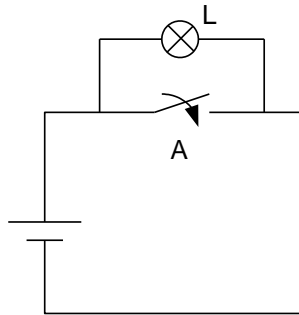


گیت NOT :

نکته: بر روی دستگاههایی که ما کار می کنیم باید بدانیم که رنگ سبز به معنای منطقی و قرمز به معنای منطقی و همچنین نارنجی حالت خنثی می باشد.

حالت کلیدی گیت نات به صورت روبه رو می باشد و جدول صحت آن نیز مانند زیر می باشد.

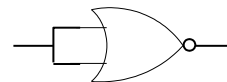
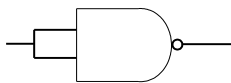


A	L
0	1
1	0

A	L
0.008	4.96
4.96	0.017

تبدیل گیت NAND و NOR به گیت NOT :

در صورتی که ورودی های گیت NAND و NOR را اتصال کوتاه کنیم تبدیل به گیت NOT می گردد.

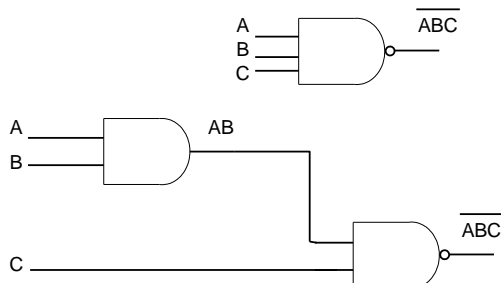


A	L	A	L
0	1	0.009	3.64
1	0	4.96	0.15

A	L	A	L
0	1	0.007	4.95
1	0	4.96	0.022

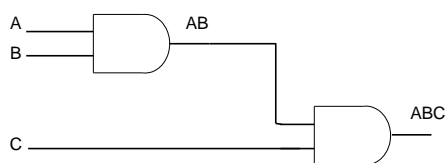
افزایش ورودی های گیت AND و OR و NOR و NAND

تبدیل گیت NAND سه پایه



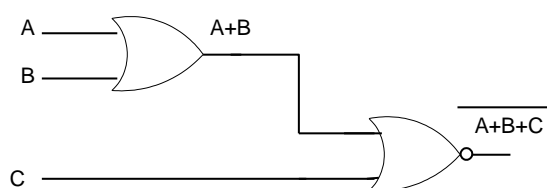
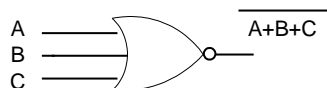
A	B	C	L
0	0	0	1
1	0	0	1
0	1	0	1
0	0	1	1
1	1	0	1
1	0	1	1
0	1	1	1
1	1	1	0

A	B	C	L
0/008	0/008	0/008	3.65
4.96	0.008	0.008	3.65
0.008	4.96	0.008	3.65
0.008	0.008	4.96	3.65
4.96	4.96	0.008	3.65
4.96	0.008	4.96	3.65
0.008	4.96	4.96	3.65
4.96	4.96	4.96	0.13



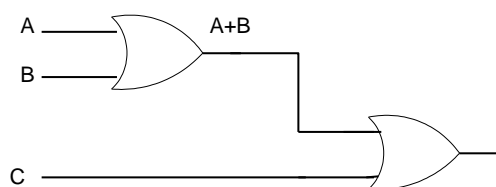
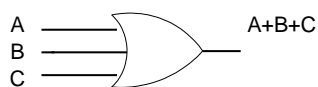
A	B	C	L
0	0	0	0
1	0	0	0
0	1	0	0
0	0	1	0
1	1	0	0
1	0	1	0
0	1	1	0
1	1	1	1

A	B	C	L
0.008	0.008	0.008	0.18
4.96	0.008	0.008	0.18
0.008	4.96	0.008	0.18
0.008	0.008	4.96	0.18
4.96	4.96	0.008	0.18
4.96	0.008	4.96	0.18
0.008	4.96	4.96	0.18
4.96	4.96	4.96	4.95



A	B	C	L
0	0	0	1
1	0	0	0
0	1	0	0
0	0	1	0
1	1	0	0
1	0	1	0
0	1	1	0
1	1	1	0

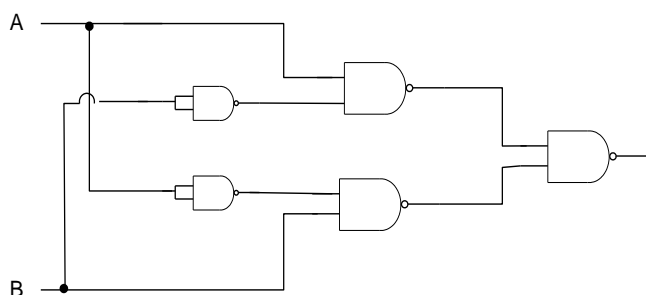
A	B	C	L
0.008	0.008	0.008	4.95
4.97	0.008	0.008	0.03
0.008	4.97	0.008	0.03
0.008	0.008	4.97	0.03
4.97	4.97	0.008	0.03
4.97	0.008	4.97	0.03
0.008	4.97	4.97	0.03
4.97	4.97	4.97	0.03



A	B	C	L
0	0	0	0
1	0	0	1
0	1	0	1
0	0	1	1
1	1	0	1
1	0	1	1
0	1	1	1
1	1	1	1

A	B	C	L
0.008	0.008	0.008	0.12
4.97	0.008	0.008	3.95
0.008	4.97	0.008	3.95
0.008	0.008	4.97	3.95
4.97	4.97	0.008	3.95
4.97	0.008	4.97	3.95
0.008	4.97	4.97	3.95
4.97	4.97	4.97	3.95

با استفاده از فقط گیت NAND یک گیت XOR طراحی کرده و پیاده سازی کنید و سپس جدول صحت آن را به دست آورید.



A	B	L
0	0	0
0	1	1
1	0	1
1	1	0

A	B	L
0.008	0.008	0.008
0.008	4.96	4.96
4.96	0.008	4.96
4.96	4.96	0.008